

## A3PEModulePinout

[Constraint File...Constraint File...](#)

## # RAM ADDRESS

set_io	{address[0]}	-pinname	H16	-fixed	yes	-DIRECTION	Inout
set_io	{address[1]}	-pinname	J15	-fixed	yes	-DIRECTION	Inout
set_io	{address[2]}	-pinname	B18	-fixed	yes	-DIRECTION	Inout
set_io	{address[3]}	-pinname	C17	-fixed	yes	-DIRECTION	Inout
set_io	{address[4]}	-pinname	C18	-fixed	yes	-DIRECTION	Inout
set_io	{address[5]}	-pinname	U2	-fixed	yes	-DIRECTION	Inout
set_io	{address[6]}	-pinname	U3	-fixed	yes	-DIRECTION	Inout
set_io	{address[7]}	-pinname	R5	-fixed	yes	-DIRECTION	Inout
set_io	{address[8]}	-pinname	N11	-fixed	yes	-DIRECTION	Inout
set_io	{address[9]}	-pinname	R13	-fixed	yes	-DIRECTION	Inout
set_io	{address[10]}	-pinname	V13	-fixed	yes	-DIRECTION	Inout
set_io	{address[11]}	-pinname	U13	-fixed	yes	-DIRECTION	Inout
set_io	{address[12]}	-pinname	V15	-fixed	yes	-DIRECTION	Inout
set_io	{address[13]}	-pinname	V16	-fixed	yes	-DIRECTION	Inout
set_io	{address[14]}	-pinname	V17	-fixed	yes	-DIRECTION	Inout
set_io	{address[15]}	-pinname	N1	-fixed	yes	-DIRECTION	Inout
set_io	{address[16]}	-pinname	R3	-fixed	yes	-DIRECTION	Inout
set_io	{address[17]}	-pinname	P4	-fixed	yes	-DIRECTION	Inout
set_io	{address[18]}	-pinname	N3	-fixed	yes	-DIRECTION	Inout
set_io	{address[19]}	-pinname	M7	-fixed	yes	-DIRECTION	Inout

## # RAM DATA

set_io	{data[0]}	-pinname	P17	-fixed	yes	-DIRECTION	Inout
set_io	{data[1]}	-pinname	R18	-fixed	yes	-DIRECTION	Inout
set_io	{data[2]}	-pinname	T18	-fixed	yes	-DIRECTION	Inout
set_io	{data[3]}	-pinname	J13	-fixed	yes	-DIRECTION	Inout
set_io	{data[4]}	-pinname	T13	-fixed	yes	-DIRECTION	Inout
set_io	{data[5]}	-pinname	T12	-fixed	yes	-DIRECTION	Inout
set_io	{data[6]}	-pinname	R12	-fixed	yes	-DIRECTION	Inout
set_io	{data[7]}	-pinname	T11	-fixed	yes	-DIRECTION	Inout
set_io	{data[8]}	-pinname	N2	-fixed	yes	-DIRECTION	Inout
set_io	{data[9]}	-pinname	P1	-fixed	yes	-DIRECTION	Inout
set_io	{data[10]}	-pinname	R1	-fixed	yes	-DIRECTION	Inout
set_io	{data[11]}	-pinname	T1	-fixed	yes	-DIRECTION	Inout
set_io	{data[12]}	-pinname	M4	-fixed	yes	-DIRECTION	Inout
set_io	{data[13]}	-pinname	K1	-fixed	yes	-DIRECTION	Inout
set_io	{data[14]}	-pinname	J1	-fixed	yes	-DIRECTION	Inout
set_io	{data[15]}	-pinname	H1	-fixed	yes	-DIRECTION	Inout
set_io	{data[16]}	-pinname	H15	-fixed	yes	-DIRECTION	Inout
set_io	{data[17]}	-pinname	G15	-fixed	yes	-DIRECTION	Inout
set_io	{data[18]}	-pinname	H13	-fixed	yes	-DIRECTION	Inout
set_io	{data[19]}	-pinname	G12	-fixed	yes	-DIRECTION	Inout
set_io	{data[20]}	-pinname	V14	-fixed	yes	-DIRECTION	Inout
set_io	{data[21]}	-pinname	N9	-fixed	yes	-DIRECTION	Inout
set_io	{data[22]}	-pinname	M13	-fixed	yes	-DIRECTION	Inout
set_io	{data[23]}	-pinname	M15	-fixed	yes	-DIRECTION	Inout
set_io	{data[24]}	-pinname	J17	-fixed	yes	-DIRECTION	Inout
set_io	{data[25]}	-pinname	K15	-fixed	yes	-DIRECTION	Inout
set_io	{data[26]}	-pinname	J14	-fixed	yes	-DIRECTION	Inout
set_io	{data[27]}	-pinname	U18	-fixed	yes	-DIRECTION	Inout
set_io	{data[28]}	-pinname	H18	-fixed	yes	-DIRECTION	Inout
set_io	{data[29]}	-pinname	J18	-fixed	yes	-DIRECTION	Inout
set_io	{data[30]}	-pinname	G17	-fixed	yes	-DIRECTION	Inout
set_io	{data[31]}	-pinname	F18	-fixed	yes	-DIRECTION	Inout

## # SSRAM

set_io	SRAM_BE0_bar	-pinname	U12	-fixed	yes	-DIRECTION	Inout
set_io	SRAM_BE1_bar	-pinname	K18	-fixed	yes	-DIRECTION	Inout
set_io	SRAM_BE2_bar	-pinname	K12	-fixed	yes	-DIRECTION	Inout
set_io	SRAM_BE3_bar	-pinname	F17	-fixed	yes	-DIRECTION	Inout

set_io	SRAM_WE_bar	-pinname	D18	-fixed	yes	-DIRECTION	Inout
set_io	SRAM_OE_bar	-pinname	N12	-fixed	yes	-DIRECTION	Inout
set_io	SRAM_CE	-pinname	M6	-fixed	yes	-DIRECTION	Inout
# SPW							
set_io	SPW_NOM_DOUT	-pinname	C16	-fixed	yes	-DIRECTION	Inout
set_io	SPW_RED_SIN	-pinname	C15	-fixed	yes	-DIRECTION	Inout
set_io	SPW_RED_DOUT	-pinname	B7	-fixed	yes	-DIRECTION	Inout
set_io	SPW_NOM_DIN	-pinname	D6	-fixed	yes	-DIRECTION	Inout
set_io	SPW_NOM_SIN	-pinname	C6	-fixed	yes	-DIRECTION	Inout
set_io	SPW_RED_SOUT	-pinname	D7	-fixed	yes	-DIRECTION	Inout
set_io	SPW_NOM_SOUT	-pinname	C4	-fixed	yes	-DIRECTION	Inout
set_io	SPW_RED_DIN	-pinname	E6	-fixed	yes	-DIRECTION	Inout
#ADC Others							
set_io	TAG1	-pinname	J12	-fixed	yes	-DIRECTION	Inout
set_io	TAG2	-pinname	K13	-fixed	yes	-DIRECTION	Inout
set_io	TAG3	-pinname	L16	-fixed	yes	-DIRECTION	Inout
set_io	TAG4	-pinname	L15	-fixed	yes	-DIRECTION	Inout
set_io	TAG5	-pinname	M16	-fixed	yes	-DIRECTION	Inout
set_io	TAG6	-pinname	L13	-fixed	yes	-DIRECTION	Inout
set_io	TAG7	-pinname	P6	-fixed	yes	-DIRECTION	Inout
set_io	TAG8	-pinname	R6	-fixed	yes	-DIRECTION	Inout
set_io	TAG9	-pinname	T4	-fixed	yes	-DIRECTION	Inout
set_io	BIAS_FAIL_SW	-pinname	A3	-fixed	yes	-DIRECTION	Inout
set_io	HK_SEL1	-pinname	A2	-fixed	yes	-DIRECTION	Inout
set_io	HK_SEL0	-pinname	C3	-fixed	yes	-DIRECTION	Inout
set_io	OEB_bar_HK	-pinname	D14	-fixed	yes	-DIRECTION	Inout
set_io	HK_SMP_CLK	-pinname	R11	-fixed	yes	-DIRECTION	Inout
set_io	OEB_bar_CH1	-pinname	A13	-fixed	yes	-DIRECTION	Inout
set_io	OEB_bar_CH2	-pinname	A14	-fixed	yes	-DIRECTION	Inout
set_io	OEB_bar_CH3	-pinname	A10	-fixed	yes	-DIRECTION	Inout
set_io	OEB_bar_CH4	-pinname	B10	-fixed	yes	-DIRECTION	Inout
set_io	OEB_bar_CH5	-pinname	B13	-fixed	yes	-DIRECTION	Inout
set_io	OEB_bar_CH6	-pinname	D13	-fixed	yes	-DIRECTION	Inout
set_io	OEB_bar_CH7	-pinname	A11	-fixed	yes	-DIRECTION	Inout
set_io	OEB_bar_CH8	-pinname	B12	-fixed	yes	-DIRECTION	Inout
set_io	SMP_CLK	-pinname	A15	-fixed	yes	-DIRECTION	Inout
set_io	SCM_CAL_EN	-pinname	A6	-fixed	yes	-DIRECTION	Inout
set_io	SYNC_bar	-pinname	B6	-fixed	yes	-DIRECTION	Inout
set_io	SCLK	-pinname	A5	-fixed	yes	-DIRECTION	Inout
set_io	DIN	-pinname	A4	-fixed	yes	-DIRECTION	Inout
set_io	ADC_D0	-pinname	A16	-fixed	yes	-DIRECTION	Inout
set_io	ADC_D1	-pinname	B16	-fixed	yes	-DIRECTION	Inout
set_io	ADC_D2	-pinname	A17	-fixed	yes	-DIRECTION	Inout
set_io	ADC_D3	-pinname	C12	-fixed	yes	-DIRECTION	Inout
set_io	ADC_D4	-pinname	B17	-fixed	yes	-DIRECTION	Inout
set_io	ADC_D5	-pinname	C13	-fixed	yes	-DIRECTION	Inout
set_io	ADC_D6	-pinname	D15	-fixed	yes	-DIRECTION	Inout
set_io	ADC_D7	-pinname	E15	-fixed	yes	-DIRECTION	Inout
set_io	ADC_D8	-pinname	D16	-fixed	yes	-DIRECTION	Inout
set_io	ADC_D9	-pinname	F16	-fixed	yes	-DIRECTION	Inout
set_io	ADC_D10	-pinname	F15	-fixed	yes	-DIRECTION	Inout
set_io	ADC_D11	-pinname	G16	-fixed	yes	-DIRECTION	Inout
set_io	ADC_D12	-pinname	F13	-fixed	yes	-DIRECTION	Inout
set_io	ADC_D13	-pinname	G13	-fixed	yes	-DIRECTION	Inout
set_io	LED0	-pinname	K17	-fixed	yes	-DIRECTION	Inout
set_io	LED1	-pinname	L18	-fixed	yes	-DIRECTION	Inout
set_io	LED2	-pinname	M17	-fixed	yes	-DIRECTION	Inout
set_io	clk_49_152MHz	-pinname	D5	-fixed	yes	-DIRECTION	Inout
set_io	clk_50_000MHz	-pinname	B3	-fixed	yes	-DIRECTION	Inout
set_io	Reset	-pinname	N18	-fixed	yes	-DIRECTION	Inout

set_io	BP0	-pinname	N17	-fixed	yes	-DIRECTION	Inout
set_io	BP1	-pinname	P18	-fixed	yes	-DIRECTION	Inout