
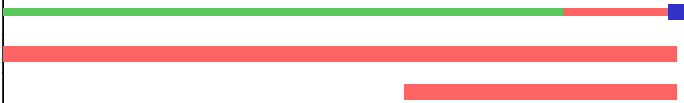


# Solar Orbiter LFR

	2021-4				2021-5				2021-6				2021-7				2021-8				2021-9			
	14	15	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31	32	33	34	35	36	37
<b>LPP</b>																								
<b>INSTRU</b>																								
<b>Solar Orbiter LFR</b>	<b>Solar Orbiter LFR</b>																							
Taux de remplissage des FIFOs du (...)																								
Documentation système du module (...)																								
PPBI et programmation des FPGA																								
Version de la grlib ft																								
<b>DECIMATION</b>	<b>In Progress 50%</b>																							
Liste de problèmes observés sur (...)																								
Part Stress Analysis	<b>New 0%</b>																							
Réception des harnais de tests (...)																								
signaux tests pour CoreFFT - série (...)																								
Bistream 1.1.85 issues																								
Bistream 1.1.85 snapshots (...)																								
Comportement lorsque l'on ne masque (...)																								
Prévoir un test où l'on vérifie (...)																								
Test LFR boot Vs Temperature Vs (...)	<b>New 0%</b>																							
Requête de modification pour prochaine (...)																								
<b>DECOM LFR</b>																								
Implémenter les HK																								
Output folder option																								
Intégrer les différentes FT (...)																								
<b>LFR-FSW</b>	 <b>LFR-FSW</b>																							
temps des ASM pas bien défini																								
petite irrégularité de temps (...)																								
petite irrégularité de temps (...)																								
Utilisez le script periodicity.py (...)																								
SSS-CP-FS-340 : Design or (...)																								

<p><b>Implementation Timing LFR</b></p> <p>Gestion timecode</p> <p>synchronisation F3-F2-F1-F0</p> <p>adapter tm_lfr_period.py au (...)</p> <p>LFR technical specification (...)</p> <p>Back to time management</p> <p>Lost some BP packets in BURST (...)</p> <p>LFR-FSW - 3.3</p> <p>    Moyennage des SM erroné (...)</p> <p>    bruit périodique à F1 (...)</p> <p>    Matrices de passage par (...)</p> <p>    Faire un test avec les (...)</p> <p>    Comparaison/validation (...)</p> <p>    Test du chargement forcé (...)</p> <p>    Mise en place d'un protocole (...)</p> <p>    Mise à jour DP R3.3 suite (...)</p>	 <p><b>LFR-FSW -3.3 83%</b></p> <p><b>Resolved 0%</b></p> <p><b>Feedback 0%</b></p> <p><b>In Progress 0%</b></p> <p><b>In Progress 0%</b></p> <p><b>In Progress 0%</b></p> <p><b>Feedback 0%</b></p> <p><b>In Progress 0%</b></p> <p><b>In Progress 0%</b></p>
---	--