

Solar Orbiter LFR - Issues

#	Tracker	Status	Priority	Subject	Assignee	Updated
496	Bug	Closed	Urgent	Bistream 1.1.89 tests ctc200_2015_09_10	paul leroy	12/10/2015 07:52 AM
307	Bug	Closed	Normal	numéro de version du VHDL non accessible après un reset HW	paul leroy	05/02/2015 08:32 AM
266	Bug	Closed	Normal	tests préliminaires sur design 0.1.32	paul leroy	10/02/2015 09:02 AM
233	Task	Closed	Normal	retrofit FPGA sur EM+	Alexis Jeandet	28/07/2015 05:38 PM
230	Task	Closed	Normal	Rédaction de la demande de modification pour STEEL	Vincent Leray	08/04/2015 07:47 AM
32	Feature	Closed	Normal	implémenter un masque sur les spectres	paul leroy	10/02/2015 03:23 PM
31	Feature	Closed	Normal	filtrage + sous échantillonnage 8 voies	Jean-Christophe Pellion	03/09/2014 09:42 AM
30	Feature	Closed	Normal	Document types creation	Alexis Jeandet	13/12/2013 04:22 PM
19	Task	Closed	Normal	Sélection du sous-traitant pour les réalisation QM/FM/SM et boitiers	paul leroy	10/02/2015 03:20 PM
17	Task	Closed	Normal	Finalisation des développements du module Spectral Matrices	Martin Morlot	27/08/2014 10:27 AM
14	Task	Closed	High	Fichier de configuration FPGA	Jean-Christophe Pellion	13/03/2014 07:17 AM
13	Task	Closed	Normal	Mise à jour de la documentation VHDL	Jean-Christophe Pellion	13/03/2014 07:17 AM