

## Panneau\_Leds\_MathieuR\_Lucas

	2023-2				2023-3					2023-4				2023-5				2023-6				2023-7			
	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30
<b>LPP</b>																									
<b>INSTRU</b>																									
<b>BTS SNIR Eiffel Dijon</b>																									
<b>Panneau_Leds_MathieuR_Lucas</b>																									
fabrication d'un boîtier pour (...)	<b>Panneau_Leds_MathieuR_Lucas</b>																								
diagramme de déploiement	<b>Resolved 100%</b>																								
Installation/Configuration (...)	<b>Resolved 100%</b>																								
Réalisation matérielle et (...)	<b>Resolved 100%</b>																								
Installation de la toolchain (...)	<b>Resolved 100%</b>																								
Comprendre l'interconnexion (...)	<b>Resolved 100%</b>																								
Test d'un programme en compilation (...)	<b>Resolved 100%</b>																								
Relevé des signaux (Horloge (...))	<b>Resolved 100%</b>																								
Fonctionnement des panneaux (...)	<b>Resolved 100%</b>																								
Programmes de test	<b>Resolved 100%</b>																								
prototypage	<b>Resolved 100%</b>																								
codage intégration	<b>Resolved 100%</b>																								
Diagramme des cas d'utilisation/écrire (...)	<b>Resolved 100%</b>																								
diagramme d'activités	<b>Resolved 100%</b>																								
intégration serveur web	<b>Resolved 100%</b>																								
Déploiement/Recette																									
Rapport de projet																									
Tester les sorties GPIO avec (...)																									