

## LFR-FSW - Bug #86

### Rejet de TC\_LFR\_LOAD\_SBMx\_PAR en SBMy (x<>y)

12/03/2014 11:29 AM - Gerald Saule

<b>Status:</b>	Closed	<b>Start date:</b>	12/03/2014
<b>Priority:</b>	Normal	<b>Due date:</b>	
<b>Assignee:</b>	bruno katra	<b>% Done:</b>	0%
<b>Category:</b>		<b>Estimated time:</b>	0.00 hour
<b>Target version:</b>		<b>Spent time:</b>	0.00 hour
<b>revision:</b>	r104		

#### Description

Cette issue fait suite à Bug #903(TC\_LFR\_LOAD\_SBM2\_PAR non rejeté en SBM1) de pc-instru.

Actuellement TC\_LFR\_LOAD\_SBM1\_PAR et TC\_LFR\_LOAD\_SBM2\_PAR sont tous les deux rejetés, que l'on soit en SBM1 ou SBM2.

C'est conforme à SSS-CP-DAS-527 et SSS-CP-DAS-528 étendus à LFR.

Malheureusement, la philosophie des acquittement s'est affinée, et il est désormais prévu de laisser le "filtrage" au DAS seul. Pour mémoire, le seul principe pour les TC\_LFR\_LOAD\_\*\_PAR est de rejeter tout chargement de paramètre sur un flot en cours d'utilisation.

Il en résulte que TC\_LFR\_LOAD\_SBM1\_PAR (resp. TC\_LFR\_LOAD\_SBM2\_PAR) doit être accepté en SBM2 (resp.SBM1), ce qui ne correspond pas aux traces:

```
09:51:29.560049, TC_LFR_ENTER_MODE (CP_LFR_MODE=4)
09:51:29.577669, TM_LFR_TC_EXE_SUCCESS
09:51:29.763167, TC_LFR_LOAD_SBM1_PAR
09:51:29.76573, TM_LFR_TC_EXE_NOT_EXECUTABLE
(...)
09:51:31.172567, TC_LFR_ENTER_MODE (CP_LFR_MODE=3)
09:51:31.190155, TM_LFR_TC_EXE_SUCCESS
09:51:31.375681, TC_LFR_LOAD_SBM2_PAR
09:51:31.378474, TM_LFR_TC_EXE_NOT_EXECUTABLE
```

#### Contexte:

LPPMON Version=0.2.2 - Branch=default - Changeset=835955994d5f

Carte mini-LFR: LFR-172200 dev V1.0; No série III (sans connecteurs sub-click)

Vhdl: mini-lfr\_0.0.0.15

Soft: 1.0.0.2 (variante sur carte finale) = r104

Brique Brique Star-Dundee S/N 46120065.

TEST CASE associé(s) = SVS-0008.

RPW-SYS-MEB-LFR-ICD-00097 Issue2\_Rev0

RPW-SYS-SSS-00013-LES + Annex\_Release\_Definition Issue2\_rev1

#### History

##### #1 - 31/03/2014 07:23 AM - paul leroy

- Status changed from New to Resolved

fsw >= 1.0.0.5

bug identifié et corrigé.

##### #2 - 15/05/2014 12:10 PM - paul leroy

- Assignee changed from paul leroy to bruno katra

**#3 - 10/06/2014 12:46 PM - bruno katra**

Testé avec fsw 1.0.0.7. Le comportement semble maintenant cohérent : le filtrage serait fait au niveau DAS. LFR en interne accepte un LOAD\_\*\_PAR de SBM1 en SBM2 et inversement.  
Pour mémoire, le seul principe pour les TC\_LFR\_LOAD\_\*\_PAR est de rejeter tout chargement de paramètre sur un flot en cours d'utilisation.

09:42:36.658758, TC\_LFR\_ENTER\_MODE (CP\_LFR\_MODE=3)  
09:42:36.679135, TM\_LFR\_TC\_EXE\_SUCCESS

...

09:42:40.69529, TC\_LFR\_LOAD\_SBM2\_PAR  
09:42:40.709777, TM\_LFR\_TC\_EXE\_SUCCESS

...

09:42:59.976537, TC\_LFR\_ENTER\_MODE (CP\_LFR\_MODE=4)  
09:42:59.997107, TM\_LFR\_TC\_EXE\_SUCCESS

...

09:43:03.60622, TC\_LFR\_LOAD\_SBM1\_PAR  
09:43:03.611139, TM\_LFR\_TC\_EXE\_SUCCESS

-----  
Contexte:

LPPMON: Version=0.2.2 Branch=default Changeset=835955994d5f

Carte mini-LFR: LFR-172200 dev V1.0; No série 5

Vhdl: mini-lfr\_0.1.9

Brique Star-Dundee S/N 46120065

Soft:1.0.0.7 (variante sur carte finale)

TEST CASE = SVS-0003

RPW-SYS-IDB-00067-LES\_Issue2\_Rev2

RPW-SYS-MEB-LFR-ICD-00097 Issue2\_Rev2

RPW-SYS-SSS-00013-LES + Annex\_Release\_Definition Issue3\_rev0

**#4 - 10/06/2014 12:47 PM - bruno katra**

- Status changed from Resolved to Closed