

## Solar Orbiter LFR - Bug #496

### Bistream 1.1.89 tests ctc200\_2015\_09\_10

14/09/2015 01:53 PM - paul lero y

<b>Status:</b>	Closed	<b>Start date:</b>	14/09/2015
<b>Priority:</b>	Urgent	<b>Due date:</b>	
<b>Assignee:</b>	paul lero y	<b>% Done:</b>	0%
<b>Category:</b>		<b>Estimated time:</b>	0.00 hour
<b>Target version:</b>		<b>Spent time:</b>	0.00 hour
<b>revision:</b>	r0		

#### Description

Lié à Bug [#476](#) sur bitstream 1.1.88.

Quelques tests faits sur le bistream 1.1.89 tests ctc200\_2015\_09\_10 => rapport de test : ctc200\_2015\_09\_10-16\_32\_58.pdf

1) A l'instar du bitstream précédent certains snapshot sont décalés de façon non négligeable: ici il s'agit d'une avance de ~0.26s. Cela concerne les 2ème SWF à F0 et F1, ainsi que le 3ème SWF à F2. En conséquence les 2ème SWF\_F0 & SWF1 sont mal centrés avec le 2ème SWF\_F2 (écart ~0.26s). Pour le centrage du 3ème SWF c'est ok car l'avance de 0.26s est identique pour les 3 fréquences.

Fichier joint: tests\_time\_VHDL-1.1.89\_FSW-3.0.0.8\_2015\_09\_10

2) La fenêtre de Hanning paraît nominale : le facteur 2 a bien été corrigé par rapport au 1.1.88 et les valeurs des raies secondaires sont quantitativement correctes

Fichier joint : calibration\_asm\_2015\_09\_10\_ctc-200\_manual\_hanning.results

#### History

##### #1 - 14/09/2015 01:57 PM - paul lero y

- Assignee changed from paul lero y to thomas chust

- Priority changed from Normal to Urgent

Quelle est la dernière configuration testée positivement? Flight software + bitstream.

##### #2 - 07/10/2015 05:48 PM - thomas chust

- Assignee changed from thomas chust to paul lero y

Quelle est la dernière configuration testée positivement? Flight software + bitstream.

Ce point concernant la synchronisation des snapshots a été intégré dans le point [#245](#)

##### #3 - 12/10/2015 07:52 AM - paul lero y

- Status changed from New to Closed

#### Files

calibration_asm_2015_09_10_ctc-200_manual_hanning.results	7.04 KB	14/09/2015	paul lero y
ctc200_2015_09_10-16_32_58.pdf	33.8 KB	14/09/2015	paul lero y
tests_time_VHDL-1.1.89_FSW-3.0.0.8_2015_09_10	16.5 KB	14/09/2015	paul lero y