

## VHDLlib - Bug #323

### problème de date sur les données f2

04/02/2015 09:55 AM - paul leroy

<b>Status:</b>	Closed	<b>Start date:</b>	04/02/2015
<b>Priority:</b>	High	<b>Due date:</b>	
<b>Assignee:</b>	paul leroy	<b>% Done:</b>	0%
<b>Category:</b>		<b>Estimated time:</b>	0.00 hour
<b>Target version:</b>		<b>Spent time:</b>	0.00 hour
<b>revision:</b>	r0		

#### Description

Configuration: VHDL 0.1.56, FSW 2.0.2.1 en développement

Lorsque le système est en mode BURST ou SBM2, avec production de données CWF\_F2, les formes d'ondes continues sont envoyées par buffers de 2688 points (10.5 secondes). Lorsqu'on trace ces données en fonction de leur acquisition time, on remarque que les groupes de 2688 points sont parfois en retard parfois en avance.

La capture d'écrans jointe montre la comparaison entre 0.1.53 (nominal) et 0.1.56 (décalage temporel des groupes de 10.5 s). Les signaux injectés sont une sinusoïde de période 10 secondes et une sinusoïde de période 5 secondes.

#### History

##### #1 - 10/02/2015 01:03 PM - Jean-Christophe Pellion

- Status changed from New to Resolved

- Assignee set to paul leroy

Corrigé depuis la release 1.1.59(LFR-EM) and 0.1.59 (MINI-LFR)

##### #2 - 10/02/2015 01:23 PM - paul leroy

- Status changed from Resolved to Closed

#### Files

cwf2.png	259 KB	04/02/2015	paul leroy
----------	--------	------------	------------