

## Solar Orbiter LFR - Bug #307

### numéro de version du VHDL non accessible après un reset HW

05/01/2015 08:18 AM - paul leroy

<b>Status:</b>	Closed	<b>Start date:</b>	05/01/2015
<b>Priority:</b>	Normal	<b>Due date:</b>	
<b>Assignee:</b>	paul leroy	<b>% Done:</b>	50%
<b>Category:</b>		<b>Estimated time:</b>	0.00 hour
<b>Target version:</b>		<b>Spent time:</b>	0.00 hour
<b>revision:</b>	r0		
<b>Description</b>			
Le numéro de version VHDL devrait être lisible après la mise sous tension de la carte ou après un reset hardware. Si on fait une lecture dans les registre 0x8000f00 sur l'EM (1.1.35), on ne voit que des zéros.			

#### History

##### #1 - 05/01/2015 12:48 PM - Jean-Christophe Pellion

- Status changed from New to Feedback
- Assignee changed from Jean-Christophe Pellion to paul leroy
- % Done changed from 0 to 50

Le registre contenant la version du VHDL fait partie des registres APB\_LFR.

Après un reset HW, le sous systèmes LFR est en reset. Ce qui implique que les registres APB\_LFR aussi. Il est donc normal que la valeur lu soit 0x00000000.

Pour lire cette valeur, il faut

- soit démarrer le sous module LFR (ce qui n'implique pas le démarrage de l'acquisition),
- soit que je déplace ce registre pour le mettre dans les registres du time managment.

##### #2 - 05/02/2015 08:32 AM - paul leroy

- Status changed from Feedback to Closed