

Solar Orbiter LFR - Task #13

Mise à jour de la documentation VHDL

03/12/2013 10:08 AM - paul leroy

Status:	Closed	Start date:	03/12/2013
Priority:	Normal	Due date:	
Assignee:	Jean-Christophe Pellion	% Done:	0%
Category:		Estimated time:	0.00 hour
Target version:		Spent time:	0.00 hour
revision:			
Description			
Vérifier la prise en compte des remarques de Vincent dans les documents FPGA (doc système et doc IP).			

History

#1 - 13/03/2014 07:17 AM - paul leroy

- Status changed from New to Closed

Action à clore suite à point LFR 09 janvier 2014.