VHDLib - Bug #129

mise à jour du driver ADC RHF1401 pour l'EM LFR

29/04/2014 07:21 AM - paul leroy

Status:	Closed	**Start date:**	29/04/2014
Priority:	High	**Due date:**	
Assignee:	paul leroy	**% Done:**	0%
Category:		**Estimated time:**	0.00 hour
Target version:		**Spent time:**	0.00 hour
revision:	r353		

Description

Configuré de la manière suivante dans le design EM pour LFR, le driver ne génère pas la bonne fréquence d'échantillonnage:

top_ad_conv_RHF1401_1 : top_ad_conv_RHF1401
GENERIC MAP (
ChanelCount => 8,
ncycle_cnv_high => 40, -- TODO : 79
ncycle_cnv => 250) -- TODO : 500

En effet, il faut mettre 249 au lieu de 250 pour que la fréquence de base, 98304 Hz, soit nominale.

Suggestion:
Mettre à jour en faisant en sorte que le paramètre ncycle_cnv soit cohérent: il faut qu'en mettant 250 comme valeur, on obtienne une division par 250 de l'horloge de base. La division par 250 étant obtenue actuellement en mettant 249, il suffit de soustraire 1 à la valeur passée en paramètre dans le module top_ad_conv_RHF1401.vhd.

History

#1 - 29/04/2014 03:54 PM - Jean-Christophe Pellion

- Status changed from New to Resolved

- Assignee changed from Jean-Christophe Pellion to paul leroy

- revision changed from r0 to r353

+LFR-EM - 0.1.11+

- INFOS Update ADC_RHF1401 driver interface.

- PDB https://hephaistos.lpp.polytechnique.fr/redmine/attachments/download/261/LFR-em-WFP_MS-0.1.11.pdb
  ----
- Revision r353
  https://hephaistos.lpp.polytechnique.fr/rhodecode/HG_REPOSITORIES/LPP/INSTRUMENTATION/VHD_Lib/changeset/883154c0e96fc25b6db6ff74e82d5c6c6265d472 ----------

#2 - 17/06/2014 07:11 AM - paul leroy

- Status changed from Resolved to Closed